Интегра́льная (микро)схе́ма (ИС, ИМС, м/сх, англ. integrated circuit, IC, microcircuit), чип, микрочи́п (англ. microchip, silicon chip, chip — тонкая пластинка — первоначально термин относился к пластинке кристалла микросхемы) — микроэлектронное устройство — электронная схема произвольной сложности, изготовленная на полупроводниковом кристалле (или плёнке) и помещённая в неразборный корпус, или без такового, в случае вхождения в состав микросборки.

Часто под интегральной схемой (ИС) понимают собственно кристалл или плёнку с электронной схемой, а под микросхемой (МС) — ИС, заключённую в корпус. В то же время выражение «чип-компоненты» означает «компоненты для поверхностного монтажа», в отличие от компонентов для пайки в отверстия на плате. Поэтому правильнее говорить «чип-микросхема», имея в виду микросхему для поверхностного монтажа. На сегодняшний день большая часть микросхем изготавливается в корпусах для поверхностного монтажа.

**История**

Изобретение микросхем началось с изучения свойств тонких оксидных плёнок, проявляющихся в эффекте плохой электропроводимости при небольших электрических напряжениях. Проблема заключалась в том, что в месте соприкосновения двух металлов не происходило электрического контакта или он имел полярные свойства. Глубокие изучения этого феномена привели к изобретению диодов, а позже транзисторов и интегральных микросхем.

В 1958 году двое учёных, живущих в совершенно разных местах, изобрели практически идентичную модель интегральной схемы. Один из них, Джек Килби, работал на Texas Instruments, другой, Роберт Нойс, был одним из основателей небольшой компании по производству полупроводников Fairchild Semiconductor. Обоих объединил вопрос: «Как в минимум места вместить максимум компонентов?». Транзисторы, резисторы, конденсаторы и другие детали в то время размещались на платах отдельно, и учёные решили попробовать их объединить на одном монолитном кристалле из полупроводникового материала. Только Килби воспользовался германием, а Нойс предпочёл кремний. В 1959 году они отдельно друг от друга получили патенты на свои изобретения — началось противостояние двух компаний, которое закончилось мирным договором и созданием совместной лицензии на производство чипов. После того как в 1961 году Fairchild Semiconductor Corporation пустила интегральные схемы в свободную продажу, их сразу стали использовать в производстве калькуляторов и компьютеров вместо отдельных транзисторов, что позволило значительно уменьшить размер и увеличить производительность.

Первая советская полупроводниковая микросхема была создана в 1961 году в Таганрогском радиотехническом институте, в лаборатории Л. Н. Колесова. 50 лет первой интегральной микросхеме.

Первая в СССР полупроводниковая интегральная микросхема была разработана (создана) на основе планарной технологии, разработанной в начале 1960 года в НИИ-35 (затем переименован в НИИ "Пульсар") коллективом, который в дальнейшем был переведён в НИИМЭ (Микрон). Создание первой отечественной кремниевой интегральной схемы было сконцентрировано на разработке и производстве с военной приёмкой серии интегральных кремниевых схем ТС-100 (37 элементов — эквивалент схемотехнической сложности триггера, аналога американских ИС серии SN-51 фирмы Texas Instruments). Образцы-прототипы и производственные образцы кремниевых интегральных схем для воспроизводства были получены из США. Работы проводились НИИ-35 (директор Трутко) и Фрязинским заводом (директор Колмогоров) по оборонному заказу для использования в автономном высотомере системы наведения баллистической ракеты. Разработка включала шесть типовых интегральных кремниевых планарных схем серии ТС-100 и с организацией опытного производства заняла в НИИ-35 три года (с 1962 по 1965 год). Ещё два года ушло на освоение заводского производства с военной приёмкой во Фрязино (1967 год).

**Уровни проектирования**

Логический — логическая схема (логические инверторы, элементы ИЛИ-НЕ, И-НЕ и т. п.).

Схемо- и системотехнический уровень — схемо- и системотехническая схемы (триггеры, компараторы, шифраторы, дешифраторы, АЛУ и т. п.).

Электрический — принципиальная электрическая схема (транзисторы, конденсаторы, резисторы и т. п.).

Физический — методы реализации одного транзистора (или небольшой группы) в виде легированных зон на кристалле.

Топологический — топологические фотошаблоны для производства.[Прим. 1]

Программный уровень — позволяет программисту программировать (для микроконтроллеров и микропроцессоров) разрабатываемую модель используя виртуальную схему.

В настоящее время большая часть интегральных схем проектируется при помощи специализированных САПР, которые позволяют автоматизировать и значительно ускорить производственные процессы, например, получение топологических фотошаблонов.

**Классификация**

*Степень интеграции*

В СССР были предложены следующие названия микросхем в зависимости от степени интеграции, разная для цифровых и аналоговых микросхем (указано количество элементов для цифровых схем):

* малая интегральная схема (МИС) — до 100 элементов в кристалле,
* средняя интегральная схема (СИС) — до 1000 элементов в кристалле,
* большая интегральная схема (БИС) — до 10000 элементов в кристалле,
* сверхбольшая интегральная схема (СБИС) — до 1 миллиона элементов в кристалле,
* ультрабольшая интегральная схема (УБИС) — до 1 миллиарда элементов в кристалле,
* гигабольшая интегральная схема (ГБИС) — более 1 миллиарда элементов в кристалле.

В настоящее время название УБИС и ГБИС практически не используется (например, последние версии процессоров Itanium, 9300 Tukwila, содержат два миллиарда транзисторов), и все схемы с числом элементов, превышающим 10 000, относят к классу СБИС, считая УБИС его подклассом.

**Технология изготовления**

* Полупроводниковая микросхема — все элементы и межэлементные соединения выполнены на одном полупроводниковом кристалле (например, кремния, германия, арсенида галлия).
* Плёночная микросхема — все элементы и межэлементные соединения выполнены в виде плёнок:
* толстоплёночная интегральная схема;
* тонкоплёночная интегральная схема.
* Гибридная микросхема (также микросборка) — кроме полупроводникового кристалла содержит несколько бескорпусных диодов, транзисторов и(или) других электронных компонентов, помещённых в один корпус.

**Вид обрабатываемого сигнала**

* Аналоговые
* Цифровые
* Аналого-цифровые

Аналоговые микросхемы — входные и выходные сигналы изменяются по закону непрерывной функции в диапазоне от положительного до отрицательного напряжения питания.

Цифровые микросхемы — входные и выходные сигналы могут иметь два значения: логический ноль или логическая единица, каждому из которых соответствует определённый диапазон напряжения. Например, для микросхем типа ТТЛ при питании +5 В диапазон напряжения 0…0,4 В соответствует логическому нулю, а диапазон 2,4…5 В соответствует логической единице, а для микросхем ЭСЛ-логики при питании −5,2 В: логическая единица — это −0,8…−1,03 В, а логический ноль — это −1,6…−1,75 В.

Аналого-цифровые микросхемы совмещают в себе формы цифровой и аналоговой обработки сигналов.

**Технологии изготовления**

*Типы логики*

Основным элементом аналоговых микросхем являются транзисторы (биполярные или полевые). Разница в технологии изготовления транзисторов существенно влияет на характеристики микросхем. Поэтому нередко в описании микросхемы указывают технологию изготовления, чтобы подчеркнуть тем самым общую характеристику свойств и возможностей микросхемы. В современных технологиях объединяют технологии биполярных и полевых транзисторов, чтобы добиться улучшения характеристик микросхем.

* Микросхемы на униполярных (полевых) транзисторах — самые экономичные (по потреблению тока):
* МОП-логика (металл-окисел-полупроводник логика) — микросхемы формируются из полевых транзисторов n-МОП или p-МОП типа;
* КМОП-логика (комплементарная МОП-логика) — каждый логический элемент микросхемы состоит из пары взаимодополняющих (комплементарных) полевых транзисторов (n-МОП и p-МОП).
* Микросхемы на биполярных транзисторах:
* РТЛ — резисторно-транзисторная логика (устаревшая, заменена на ТТЛ);
* ДТЛ — диодно-транзисторная логика (устаревшая, заменена на ТТЛ);
* ТТЛ — транзисторно-транзисторная логика — микросхемы сделаны из биполярных транзисторов с многоэмиттерными транзисторами на входе;
* ТТЛШ — транзисторно-транзисторная логика с диодами Шоттки — усовершенствованная ТТЛ, в которой используются биполярные транзисторы с эффектом Шоттки;
* ЭСЛ — эмиттерно-связанная логика — на биполярных транзисторах, режим работы которых подобран так, чтобы они не входили в режим насыщения, — что существенно повышает быстродействие;
* ИИЛ — интегрально-инжекционная логика.

КМОП и ТТЛ (ТТЛШ) технологии являются наиболее распространёнными логиками микросхем. Где необходимо экономить потребление тока, применяют КМОП-технологию, где важнее скорость и не требуется экономия потребляемой мощности применяют ТТЛ-технологию. Слабым местом КМОП-микросхем является уязвимость от статического электричества — достаточно коснуться рукой вывода микросхемы и её целостность уже не гарантируется. С развитием технологий ТТЛ и КМОП микросхемы по параметрам сближаются и, как следствие, например, серия микросхем 1564 — сделана по технологии КМОП, а функциональность и размещение в корпусе как у ТТЛ технологии.

Микросхемы, изготовленные по ЭСЛ-технологии, являются самыми быстрыми, но и наиболее энергопотребляющими, и применялись при производстве вычислительной техники в тех случаях, когда важнейшим параметром была скорость вычисления. В СССР самые производительные ЭВМ типа ЕС106х изготавливались на ЭСЛ-микросхемах. Сейчас эта технология используется редко.

**Технологический процесс**

При изготовлении микросхем используется метод фотолитографии (проекционной, контактной и др.), при этом схему формируют на подложке (обычно из кремния), полученной путём резки алмазными дисками монокристаллов кремния на тонкие пластины. Ввиду малости линейных размеров элементов микросхем, от использования видимого света, и даже ближнего ультрафиолета, при засветке давно отказались.

В качестве характеристики технологического процесса производства микросхем указывают минимальные контролируемые размеры топологии фотоповторителя (контактные окна в оксиде кремния, ширина затворов в транзисторах и т. д.) и, как следствие, размеры транзисторов (и других элементов) на кристалле. Этот параметр, однако, находится во взаимозависимости с рядом других производственных возможностей: чистотой получаемого кремния, характеристиками инжекторов, методами фотолитографии, методами вытравливания и напыления.

В 1970-х годах минимальный контролируемый размер составлял 2-8 мкм, в 1980-х был уменьшен до 0,5-2 мкм. Некоторые экспериментальные образцы фотолитографического оборудования рентгеновского диапазона обеспечивали минимальный размер 0,18 мкм.

В 1990-х годах, из-за нового витка «войны платформ», экспериментальные методы стали внедряться в производство и быстро совершенствоваться. В начале 1990-х процессоры (например, ранние Pentium и Pentium Pro) изготавливали по технологии 0,5-0,6 мкм (500—600 нм). Потом их уровень поднялся до 250—350 нм. Следующие процессоры (Pentium 2, K6-2+, Athlon) уже делали по технологии 180 нм.

В конце 1990-х фирма Texas Instruments создала новую ультрафиолетовую технологию с минимальным контролируемым размером около 80 нм. Но достичь её в массовом производстве не удавалось вплоть до недавнего времени. По состоянию на 2009 год технологии удалось обеспечить уровень производства вплоть до 90 нм.

Новые процессоры (сперва это был Core 2 Duo) делают по новой УФ-технологии 45 нм. Есть и другие микросхемы, давно достигшие и превысившие данный уровень (в частности, видеопроцессоры и флеш-память фирмы Samsung — 40 нм). Тем не менее дальнейшее развитие технологии вызывает всё больше трудностей. Обещания фирмы Intel по переходу на уровень 30 нм уже к 2006 году так и не сбылись.

По состоянию на 2009 год альянс ведущих разработчиков и производителей микросхем работает над тех. процессом 32 нм.

**Аналоговые схемы**

* Операционные усилители
* Компаратор
* Генераторы сигналов
* Фильтры (в том числе на пьезоэффекте)
* Аналоговые умножители
* Аналоговые аттенюаторы и регулируемые усилители
* Стабилизаторы источников питания
* Микросхемы управления импульсных блоков питания
* Преобразователи сигналов
* Схемы синхронизации
* Различные датчики (температуры и др.)

**Цифровые схемы**

* Логические элементы
* Триггеры
* Счётчики
* Регистры
* Буферные преобразователи
* Шифраторы
* Дешифраторы
* Цифровой компаратор
* Мультиплексоры
* Демультиплексоры
* Сумматоры
* Полусумматоры
* Ключи
* АЛУ
* Микроконтроллеры
* (Микро)процессоры (в том числе ЦП для компьютеров)
* Однокристальные микрокомпьютеры
* Микросхемы и модули памяти
* ПЛИС (программируемые логические интегральные схемы)

Цифровые интегральные микросхемы имеют ряд преимуществ по сравнению с аналоговыми:

* Уменьшенное энергопотребление связано с применением в цифровой электронике импульсных электрических сигналов. При получении и преобразовании таких сигналов активные элементы электронных устройств (транзисторов) работают в «ключевом» режиме, то есть транзистор либо «открыт» — что соответствует сигналу высокого уровня (1), либо «закрыт» — (0), в первом случае на транзисторе нет падения напряжения, во втором — через него не идёт ток. В обоих случаях энергопотребление близко к 0, в отличие от аналоговых устройств, в которых большую часть времени транзисторы находятся в промежуточном (резистивном) состоянии.
* Высокая помехоустойчивость цифровых устройств связана с большим отличием сигналов высокого (например, 2,5-5 В) и низкого (0-0,5 В) уровня. Ошибка возможна при таких помехах, когда высокий уровень воспринимается как низкий и наоборот, что маловероятно. Кроме того, в цифровых устройствах возможно применение специальных кодов, позволяющих исправлять ошибки.
* Большое отличие сигналов высокого и низкого уровня и достаточно широкий интервал их допустимых изменений делает цифровую технику нечувствительной к неизбежному в интегральной технологии разбросу параметров элементов, избавляет от необходимости подбора и настройки цифровых устройств.

**Серии микросхем**

Аналоговые и цифровые микросхемы выпускаются сериями. Серия — это группа микросхем, имеющих единое конструктивно-технологическое исполнение и предназначенные для совместного применения. Микросхемы одной серии, как правило, имеют одинаковые напряжения источников питания, согласованы по входным и выходным сопротивлениям, уровням сигналов.

**Корпуса микросхем**

Микросхемы выпускаются в двух конструктивных вариантах — корпусном и бескорпусном.

Бескорпусная микросхема — это полупроводниковый кристалл, предназначенный для монтажа в гибридную микросхему или микросборку.

Корпус — это часть конструкции микросхемы, предназначенная для защиты от внешних воздействий и для соединения с внешними электрическими цепями посредством выводов. Корпуса стандартизованы для упрощения технологического процесса изготовления изделий из разных микросхем. Число стандартных корпусов исчисляется сотнями.

В российских корпусах расстояние между выводами измеряется в миллиметрах и наиболее часто это 2,5 мм или 1,25 мм. У импортных микросхем расстояние измеряют в дюймах, используя величину 1/10 или 1/20 дюйма, что соответствует 2,54 и 1,28 мм. В корпусах до 16 выводов эта разница не значительна, а при больших размерах (20 и более выводов) идентичные корпуса уже несовместимы.

В современных импортных корпусах для поверхностного монтажа применяют и метрические размеры: 0,8 мм; 0,65 мм и другие.

**Специфические названия микросхем**

Фирма Intel первой изготовила микросхему, которая выполняла функции микропроцессора (англ. microproccessor) — Intel 4004. На базе усовершенствованных микропроцессоров 8088 и 8086 фирма IBM выпустила свои известные персональные компьютеры).

Микропроцессор формирует ядро вычислительной машины, дополнительные функции, типа связи с периферией выполнялись с помощью специально разработанных наборов микросхем (чипсет). Для первых ЭВМ число микросхем в наборах исчислялось десятками и сотнями, в современных системах это набор из двух-трёх микросхем. В последнее время наблюдаются тенденции постепенного переноса функций чипсета (контроллер памяти, контроллер шины PCI Express) в процессор.

Микропроцессоры со встроенными ОЗУ и ПЗУ, контроллерами памяти и ввода-вывода, а также другими дополнительными функциями называют микроконтроллерами.

МИНИСТЕРСТВО ВЫСШЕГО И СРЕДНЕГО СПЕЦИАЛЬНОГО ОБРАЗОВАНИЯ РЕСПУБЛИКИ УЗБЕКИСТАН

ТАШКЕНТСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ ИМЕНИ БЕРУНИ

**РЕФЕРАТ**

На тему:

Интегральные микросхемы

Ташкент-2010 г.

**Выполнил:** **Шегай В.**

Гр.123-10 ЭМ